

Requested document:**JP11072635 click here to view the pdf document**

OPTICAL DEVICE AND ITS PRODUCTION

Patent Number: **JP11072635**Publication date: **1999-03-16**Inventor(s): **SATO YASUSHI**Applicant(s): **KYOCERA CORP**Requested Patent: [JP11072635](#)Application Number: **JP19980183105 19980629**

Priority Number(s):

IPC Classification: **G02B6/122; G02B6/30; G02B27/28**

EC Classification:

Equivalents:

Abstract

PROBLEM TO BE SOLVED: To obtain an optical device capable of easily optically coupling various kinds of optical elements with low loss by providing the device with a core diameter-reducing region where the core diameter of a waveguide core is reduced toward both ends of ≥ 1 opening groove into which the optical elements are packaged.

SOLUTION: This device has the opening groove 6 where the optical elements are disposed between a light incident side core and light exit side core constituting the waveguide core 4. The core diameter facing the optical element on the light incident side core is made smaller than the core diameter of the light incident end 4a of the light incident side core and the core diameter facing the optical element on the light exit side is made smaller than the core diameter at the light exit end 4b of the light exit side core in such a manner that the mode field diameter of the guided light transmitted through the optical element is made wider than the mode field diameter of the guided light at the light exit end 4b of the light exit side core. The opening groove 6 may be disposed in a plurality. More adequately the opening groove 6 is provided with a mode field expanding part near the same.

Data supplied from the **esp@cenet** database - I2

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-72635

(43)公開日 平成11年(1999)3月16日

(51) Int.Cl.⁶
G 0 2 B 6/122
6/30
27/28

識別記号

F I
C 0 2 B 6/12
6/30
27/28

C
A

審査請求 未請求 請求項の数 5 O L (全 10 頁)

(21)出願番号 特願平10-183105
(22)出願日 平成10年(1998)6月29日
(31)優先権主張番号 特願平9-174855
(32)優先日 平9(1997)6月30日
(33)優先権主張国 日本 (JP)

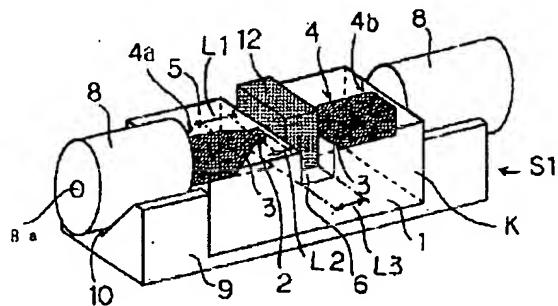
(71)出願人 000006633
京セラ株式会社
京都府京都市伏見区竹田烏羽殿町6番地
(72)発明者 佐藤 恒史
京都府相楽郡精華町光台3丁目5番地 京
セラ株式会社中央研究所内

(54)【発明の名称】 光デバイス及びその製造方法

(57)【要約】

【課題】 各種光学素子を簡便にかつ低損失に光結合できる非常に優れた導波路体及び光アイソレータを提供すること。

【解決手段】 導波路コア4の光入射端部と光出射端部との間に、導波路コア4を横切り、かつ光学素子1 2が配設される開口溝6を備えるとともに、光学素子1 2におけるコア径を光入射端部4 a及び光出射端部4 bより小さくした光デバイスS 1とする。



【特許請求の範囲】

【請求項1】導波路コアを成す光入射側コアと光出射側コアとの間に、光学素子が配設される開口溝を備えるとともに、前記光学素子を透過する導波光のモードフィールド径が前記光入射側コアの光入射端部及び前記光出射側コアの光出射端部での導波光のモードフィールド径より広くするように、前記光入射側コアの前記光学素子に対面するコア径を前記光入射側コアの光入射端部のコア径より小さくし、かつ前記光出射側コアの前記光学素子に対面するコア径が、前記光出射側コアの光出射端部のコア径より小さくしたことを特徴とする光デバイス。

【請求項2】前記開口溝のギャップ幅Gが下記式を満足することを特徴とする請求項1に記載の光デバイス。

$$G < 0.25\pi n \omega^2 / \lambda$$

(ただし、 λ ：導波光の波長、n：光学素子の屈折率、 ω ：導波光のモードフィールド半径)

【請求項3】前記光デバイスの開口溝に光学素子を配設するとともに、前記導波路コアの光入射端部及び／又は光出射端部に光ファイバを配設したことを特徴とする請求項1に記載の光デバイス。

【請求項4】前記開口溝内に、偏光面を所定角度だけ非相反に回転させる非相反回転子と、偏光面を所定角度だけ相反に回転させる相反回転子とを直列に配置し、前記開口溝に入出する導波光の偏光モードを選択的に通過させるように成したことを特徴とする請求項1に記載の光デバイス。

【請求項5】基板の中央部に台形状のサブクラッド層を形成する工程と、前記基板上に前記サブクラッド層を覆う導波層を形成する工程と、該導波層を所定形状にパターニングして導波路コア層を形成する工程と、該導波路コア層上にメインクラッド層を形成する工程と、前記導波路コア層を横切り且つ光学素子が配設される開口溝を形成する工程とを含む光デバイスの製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、光通信用機器、光記録用機器、光センサー等に使用されるバルク型の光学素子と、レーザーダイオード、光導波路、光ファイバ等とのハイブリッド実装に関するものであり、特に光通信用機器に用いられるレーザーモジュールに好適に使用可能な、ハイブリッド実装用導波路等の光デバイス及びその製造方法に関する。

【0002】

【従来の技術】従来より、光アイソレータや偏光子、各種フィルタ、減衰器等の光学素子が知られており、最近ではこのようなバルク型の従来の光部品に加え、導波路型の光部品が多く登場している。ただし、導波路形成の寸法トレランスが厳しく、波長依存性等も大きいため、実用化に至っていないものが多く、バルク型の部品と一部の導波路型部品、光ファイバ、半導体レーザー等の光能

動素子を混在させて使用しているのが現状である。

【0003】図6は、両端に光ファイバを接続した従来の光デバイスを示したものであり、ピッグテイル型のバルク部品J1の断面図である。図6に示すように、パッケージ51の内部には、光アイソレータ、フィルタ、減衰器、偏光子等の光学素子52が収容されている。光ファイバ53aから出射された光は、レンズ54aでコリメートされ、光学素子52を通過した後、再びレンズ54bで集光され、光ファイバ53bに入射される。

【0004】また、図7(b)に示すように、図6と同様なバルク部品として、レンズを用いず光ファイバ61a、61bの端面のモードフィールド径を拡大し、光学部品62を挟み込む光デバイスJ2の提案もなされている。

【0005】これは、図7(a)に示すように、光ファイバ61の所定領域を加熱し、光ファイバ61のコア61cにドープされているGe等のドーパントを拡散させ、ドーパントの拡散領域を広げるとともに屈折率差を小さくさせたものである。これにより、シングルモードを保ったまま、モードフィールド径を拡大させている。そして、光ファイバ61をV溝基板63に固定し、その後、コア拡大部64の中央にV溝基板63の一部を切り込んだ開口部65を形成した後に、光学素子62を挿入している。

【0006】また、図8に示すように、導波路80の途中に開口部82を設け、この開口部82にバルク状の光学素子81を設置する構造の光アイソレータJ3の提案がなされている(例えば、特許公報第2586606号を参照)。これは、光学素子81の幅より広い開口部82を形成し、光学素子81と開口部82の露出端部83の間に隙間ができるように光学素子81を設置し、この隙間部に光硬化性皮膜84を充填し各皮膜に接する導波路を通じ、この光硬化性皮膜84に紫外線UVを照射するようにしたものである。

【0007】この光硬化性皮膜84は、例えば、ポリメタクリル酸を母材とし、スチレン、ベンジルメタクリレート等を添加した材料よりなり、導波路から放射状に出射される紫外線の形状にしたがって、半球状に母材とスチレンまたはベンジルメタクリレートが重合され、その後、メチルアルコールに浸漬させることで未重合の添加材が除去され、受光部のみ屈折率が大きい半球状レンズ85を形成したものである。

【0008】

【発明が解決しようとする課題】しかしながら、図6に示すような従来のピッグテイル型部品は、レンズと光ファイバの位置調整の精度を要し、組み立てに大変時間がかかる。また、光路長が長くなるほど調整が困難になるので、間に挿入する光学素子の厚さや光学素子の個数に制限がある。さらに、個々の光学素子をそれぞれ固定用のホルダーに取り付けてからパッケージに固定するた

め、部品点数が非常に多くなり、これもコストと組み立ての煩雑さを増加させている。

【0009】また、図7に示すようなコア拡大ファイバでは、シングルモード光ファイバのコア径を単純に増大させると、高次モードが励振されてしまい伝送特性が劣化する。そこで、高次モードを励振しないように、コア径が変化しても $r \times (D)^{1/2}$ が一定になるように、屈折率差を調整しなければならない。ここで、 r はコア半径、 D は比屈折率差、 $r \times (D)^{1/2}$ は規格化周波数に比例する数値である。

【0010】また、コア径の変化にしたがって、屈折率を調整するのは難しいため、シングルモード光ファイバのコアのドーパントを熱拡散する方法が用いられている。この方法では、熱によりコア内のドーパントがクラッド部に拡散して行き、コア径の拡大と屈折率の低下が同時に生じ、 $r \times (D)^{1/2}$ は一定に保たれる。

【0011】また、この方法では、ファイバ同士の軸ずれは生じないが、コア拡大部は均一加熱が難しく、進行方向に長い領域を作製することができない。また、コア拡大部が局所的に短いため、厚い素子や複数の素子の挿入には適さない。

【0012】さらに、最も大きな問題点は、熱拡散プロセスに時間がかかることであり、例えば $8 \mu\text{m}$ のコア径を $40 \mu\text{m}$ にするために、熱源、加熱範囲、温度等によって異なるものの数十時間も時間を要する。このように、安価にかつ容易に作成するプロセスとしては適していない。

【0013】また、図8の樹脂レンズを形成する方法は、光学素子を実装する開口部の幅の大きさに応じて半球レンズ85の曲率を制御し、最適な光の結合を得る必要があるが、曲率の制御は容易でない。また、樹脂充填や感光、あるいはメチルアルコールによる処理等の工程が増加し、部材も増加することになる。さらに、半導体レーザモジュールの中には、樹脂の劣化や樹脂からの長期に渡るガスの放出を避けるため、パッケージ内に樹脂が使用できない場合がある。

【0014】すなわち、光ファイバやレーザーダイオードや光導波路等の導波路型光部品と、バルク型光部品のハイブリッド実装は産業上非常に重要な課題であるのに適当な実装構造がなかった。

【0015】そこで、本発明は上述の従来の諸問題を解消し、各種光学素子を簡便にかつ低損失に光結合できる非常に優れた光デバイス及びその製造方法を提供することを目的とする。さらに詳しくは、高次モードを励振せず、容易にモードフィールドを拡大する構造と、低損失に光結合するための最適な構造、寸法を備えた光デバイス及びその製造方法を提供することを目的とする。

【0016】

【課題を解決するための手段】上記課題を解決するため、本発明の光デバイスは、導波路コアを成す光入射側

コアと光出射側コアとの間に、光学素子が配設される開口溝を備えるとともに、光学素子を透過する導波光のモードフィールド径が光入射側コアの光入射端部及び光出射側コアの光出射端部での導波光のモードフィールド径より広くするように、光入射側コアの前記光学素子に面するコア径を光入射側コアの光入射端部のコア径より小さくし、かつ光出射側コアの前記光学素子に面するコア径が、光出射側コアの光出射端部のコア径より小さくしたことを特徴とする。なお、上記開口溝は複数配設されていてもよい。さらに好適には、開口溝の近くにモードフィールド拡大部を設け、このモードフィールド拡大部のモードフィールド径 $\omega^2 > 7.85 \times 10^{-4} \lambda / (\pi n)$ を満足する。

【0017】また、開口溝のギャップ幅 G が次の式を満足することを特徴とする。 $G < 0.25 \pi n \omega^2 / \lambda$ (ただし、 λ : 導波光の波長、 n : 光学素子の屈折率、 ω : 導波光のモードフィールド半径)。さらに好適には、 $G < 0.08 \pi n \omega^2 / \lambda$ とする。

【0018】また、光デバイスの開口溝に光学素子を配設するとともに、導波路コアの光入射端部及び/又は光出射端部に光ファイバを配設したことを特徴とする。

【0019】また、開口溝内に、偏光面を所定角度だけ非相反に回転させる非相反回転子と、偏光面を所定角度だけ相反に回転させる相反回転子とを直列に配置し、開口溝に入出する導波光の偏光モードを選択的に通過させるよう成了したことを特徴とする。

【0020】また、本発明の光デバイスの製造方法は、基板の中央部に台形状のサブクラッド層を形成する工程と、基板上にサブクラッド層を覆う導波層を形成する工程と、該導波層を所定形状にバターニングして導波路コア層を形成する工程と、該導波路コア層上にメインクラッド層を形成する工程と、導波路コア層を横切り且つ光学素子が配設される開口溝を形成する工程とを含む。

【0021】なお、モードフィールド径は、光ビームにおいて、その光強度がピーク値の $1/e^2$ となる幅を意味する。

【0022】

【発明の実施の形態】以下に、本発明の実施形態について図面に基づき詳細に説明する。図2(i)に示すように、本発明の光デバイスである光導波路体Kは、導波路コア4を成し光入射側に位置するコア(光入射側コア)の光入射端部4aと、光出射側に位置するコア(光出射側コア)の光出射端部4bとの間に、導波路コア4を横切る方向に光学素子が実装される1以上の開口溝6を備えるとともに、開口溝6の両端6a, 6bに向かって導波路コア4のコア径が縮小していくコア径縮小領域A(テーパ部3, コア径極小領域2)を設けている。すなわち、開口溝6(領域B)の両端6a, 6bにおいてはコア径が極小に形成されている。すなわち、光学素子を透過する導波光のモードフィールド径が光入射端部4a

及び光出射端部4bでの導波光のモードフィールド径より広くするように、光入射側コアの光学素子に対面するコア径を光入射側コアの光入射端部のコア径より小さくし、かつ光出射側コアの光学素子に対面するコア径が、光出射側コアの光出射端部のコア径より小さくしたことを特徴とする。また、コア径極小領域2、開口溝6を合せてモードフィールド拡大部M(図2(h))となる。コアサイズは、薄膜の導波路コアを用いたスラブ型導波路ではコアの膜厚を意味し、コアが円形の場合その直径を意味する。また、コアが長方形の場合はその短辺の長さを意味し、正方形の場合はその一辺の長さを意味する。

【0023】ここで、開口溝6の好適なギャップ幅Gは、

$$G < 0.25\pi n \omega^2 / \lambda$$

(ただし、 λ ：導波光の波長、n：光学素子の屈折率、 ω ：導波光のモードフィールド半径)とする。

【0024】これは、2つの導波路コア4間に屈折率がnの物質で満たされたギャップがある場合に、電力透過係数を0.794より大(回折損失が1dB未満)となるギャップ幅を算出して得られたものである。

【0025】また、より好適には、 $G < 0.08\pi n \omega^2 / \lambda$ とする。この場合、電力透過係数を0.975より大(回折損失が0.1dB未満)となるギャップ幅を算出して得られる。

【0026】一般に2つの対向する導波路間に屈折率がnの物質で満たされたギャップがある場合に、そのギャップ幅をG、電力透過係数をT、導波光の波長を λ 、モードフィールド半径を ω とすると、下記式の関係がある。

【0027】

$$T = (1 + ((2\lambda G) / (\pi n \omega^2))^2)^{-1}$$

上記好適な開口幅Gは、上記関係式のTに0.794を代入し、

$$0.794 < (1 + ((2\lambda G) / (\pi n \omega^2))^2)^{-1}$$

とし、この式を変形して得た。

【0028】Gが100μm以下になる場合、開口溝6に挿入する光学素子は組み立て時の公差を考慮すれば50μm以下程度になり、非常に限定されたものになるか、あるいは破損し易く、扱いが困難なため、実際には用いることができない。したがって、産業上に利用する場合は、実用的なギャップ幅Gの大きさからモードフィールド径の好適な範囲を規定する必要があり、そのモードフィールド径 ω を $\omega > 7.85 \times 10^{-4} \lambda / (\pi n)$ とする。これは、ギャップ幅Gを200μm以上、回折損失1dB未満として算出したものである。

【0029】また、図9に示すように、複数の開口溝、例えば開口溝22, 23を設けて、図10に示すように光学素子24, 25をそれぞれの開口溝22, 23に配

設することにより、上記複数の開口溝の幅の合計(=G1+G2)と等しいギャップ幅を有する1つの間隙部に光学素子を配設する場合よりも回折損失が低減するので好適である。

【0030】これは、図4のグラフから明らかのように、対向間隔が大きくなるほど回折損失の上昇が急激となるからである。例えば、図4を参照すれば、波長1.31μmでモードフィールド径30μm、開口溝のギャップ幅が600μmの場合の回折損失は1.17dBだが、開口溝のギャップ幅が300μmの場合の回折損失は0.32dBであり、300μmのギャップが2つあっても回折損失の合計は0.64dBとなる。これは、トータルの素子厚さが同じでも、素子を分割した方が損失が少ないと示している。また、光の進行方向と平行方向にモードフィールド拡大部を1mm以上備えることで、比較的厚い素子を挿入したり、複数の開口溝の形成が容易にできる。このように間隙幅の小さいものを複数に分割して設けることで、合計の結合損失を1つの間隙部を設ける場合より低く抑えることが可能になる。

【0031】次に、この光導波路体Kの作製方法について説明する。まず、図2(a), (b)に示すように、例えば石英(SiO₂)等の基板上1にCVD法等の成膜法により、テーパクラッド13を台形状に所定の厚さ(例えば、7.5μm程度の厚さ)で形成しサブクラッド層とする。これは、基板1よりマスクを数十μmから数百μm浮かせて成膜することで比較的容易に作製できる。また、テーパの度合いは上記浮かせる距離で制御する。

【0032】次に、図2(c)に示すように、例えばSiO₂にGe等をドーピングして比屈折率をSiO₂より0.3%程度高くした導波層14を、基板1からの厚さが8μm、テーパクラッド13からの厚さが0.5μmになるように、CVD法等により形成する。

【0033】次に、図2(d)に示すように、導波層14の上にマスク15を形成する。ここで、モードフィールド拡大部Mはその幅D1を0.5μmに絞り、両端部の幅D2は8μmにしてある。

【0034】次に、図2(e)に示すように、RIE(反応イオン性エッチング: Reactive Ion Etching)によるエッチングにより、導波路側部を削除し導波路コア4を形成し、図2(f)に示すように、マスク15を取り去る。

【0035】次に、図2(g)に示すように、基板1、テーパクラッド13と同一の屈折率を有するSiO₂をメインクラッド層5として導波路コア4を被覆する。ここで、図2(h)は導波路コア4を透視した様子を図示している。

【0036】最後に、図2(i)に示すように、光学素子を固定するための開口溝6を例えればダイシングソーにて研削する。

【0037】上記作製方法は、通常のストレート（直線状）の導波路を作製する場合に比べ、図2（b）、（d）の工程が異なるだけであり、通常の作製工程をわずかに変えることにより、導波路体を作製することができる。

【0038】すなわち、図2（b）において、テーパックラッド13の形成が増加するだけであるが、一連の他の成膜と同じ装置（例えば、CVD装置）で作製できるので、別の装置を用意したり、セッティング等の手間は一切かからず、作製時間の増加も僅かである。また、図2（d）はストレートの導波路とマスクパターンが異なるだけなので工程も煩雑にならない。

【0039】次に、2つの導波路を対向させた場合の光の結合効率を図4に示す。横軸は導波路の対向間隔であり、本発明においては開口溝6の幅Bに相当する。縦軸は光の損失を示す。モードフィールドはガウシアン分布を仮定しており、波長は1.31μmで開口溝内の屈折率は空気（n=1）としてある。破線はモードフィールド径Wが10μmの導波路の場合を示し、対向間隔の幅（開口溝6のギャップ幅）が500μmになれば、損失は12dB以上になってしまう事を示している。しかし、モードフィールド径を40μmに拡大した場合（実線）は、対向間隔が500μmでも光の損失は0.3dB程度に低減できることがわかる。

【0040】図5に、コア径とモードフィールド径の関係の目安として、スラブ型導波路での導波層の厚さ（コア径に相当）とモードフィールド径との関係を示す。図5から明らかのように、導波層厚の増加に伴い、モードフィールド径は増加するが、厚さ4μm程度を境に導波層厚が減少してもモードフィールド径が拡大できることがわかる。また、比屈折率差が変わらなければ、コア径が増大すれば高次モードが発生し伝送特性が劣化してしまうが、導波路コアを縮小する場合、高次モードは発生しないので比屈折率差を変化させる必要はない。

【0041】このように、導波路コアを縮小した導波路同士を対向させ、低損失な結合を実現するハイブリッド実装の提案はこれまで無かった。バルク実装部を含むモードフィールド拡大部（=2つのコア極小部2+領域B）の長さは自由に設計できるため、任意の厚さの複数枚のバルク状光学素子と光ファイバあるいは光能動素子を容易に結合できる。モードフィールド拡大部をあらかじめ数mmを超える長さに作製しておき、挿入する素子の厚さ、個数は予め定まっていくとも、汎用的に対応させることも可能である。

【0042】また、上記の実装構造において、素子実装用の溝にバルク状の非相反偏光回転子、相反回転子を設け、溝部を中心にコア径が縮小していく領域の外側に金属、もしくは異方性の誘電体、もしくは金属、誘電体の複合薄膜を装荷して、導波路型モードスプリッタを形成し、光デバイスである表面実装型光アイソレータとする

ことができ、これにより、挿入損失の少ない表面実装型光アイソレータが容易に実現される。

【0043】

【実施例】次に具体的な実施例について説明する。

【0044】【例1】図1に光デバイスである光導波路体Kの光入射端部4aと光出射端部4bのそれぞれに光ファイバ8、8を光結合して成る光デバイスの斜視図を示す。なお、8aはファイバコアである。図1に示すように、石英基板1上に、その全長15mmに対し、断面略正方形のコアサイズ0.5μmのモードフィールド拡大部（開口溝6のギャップ幅L3:0.5mm、それぞれのコア径極小部2の長さL2:1mm）を2.5mm、その両側にテーパ部3（長さL1）を5mmずつ、断面略正方形のコアサイズ8μmの光入射部4a、光出射部4bをそれぞれ長さ6.25mmになるように、コア形状をCVD法及びエッチング法により形成した。導波路コア4は石英基板1に対し比屈折率差0.3%でコア全体に渡って屈折率は変化しない。その上から石英のクラッド層5を形成した。

【0045】モードフィールド径はコアサイズが0.5μmのモードフィールド拡大部で約30μm、光入射部4a、4bでモードフィールド径はおよそ10μmとなる。

【0046】光入射端部4a、4bには、光ファイバ8をバットジョイントにより接続した。9は表面実装用導波路7と光ファイバ8をライメントして固定するためのV溝付き基板であり、ファイバの位置決め、保持のためにV溝10を有している。

【0047】また、モードフィールド拡大部には開口溝6のギャップ幅が約500μm幅に、ダイシングソーで切削されており、ここに誘電体の多層膜から成る波長フィルター12を挿入固定した。なお、誘電体の多層膜には、例えばZnSとMgF₂の組み合わせやTiO₂とSiO₂の組み合わせ等とする。

【0048】光入射端部4aへの入射光と光出射端部4bからの出射光について光損失の測定を行ったところ、ギャップ幅500μmでの回折損失は波長1.31μmで約0.85dBであった。

【0049】なお、波長フィルターの固定は半田等でもよいが、その場合は、波長フィルター12の両面は対空気用のARコート（anti-reflection coating）とし、エアーギャップを設ける必要がある。また、波長フィルター12の両面は対接着剤用のARコートを施し、波長フィルター12の挿入時の隙間は屈折率を調整した（屈折率：約1.6）熱硬化性のエポキシ系の接着剤等の光硬化樹脂を充填してもよい。また、図1には図示しないが、最終的には信頼性向上のためにパッケージ内に密閉される。

【0050】【例2】図3に本発明の実装構造を用いた光デバイスである光アイソレータS2を示す。基板1、

クラッド5は石英ガラスからなり、導波路コア4は石英ガラスにGe等をドーピングして屈折率を0.3%上げている。モードフィールド拡大部のコア径は0.5μmでモードフィールド径は約30μm、光入出射端部4a、4bのコア径は8μmでモードフィールド径は約10μmとした。

【0051】光学素子を実装する開口溝6を挟むように、A1薄膜をコア4の上に成膜し、第1の偏光モードスプリッタ16aと第2の偏光モードスプリッタ16bを形成した。

【0052】開口溝6には、厚さ約400μmの磁性ガーネットからなる非相反偏光回転子17と、厚さ90μmの水晶からなる相反偏光回転子18とを併設し、これら光学素子を縦列に配置した。

【0053】なお、水晶のC軸は水平面から22.5度の角度を持たせている。磁性ガーネット等からなる非相反偏光回転子をファラデー回転子、水晶等の複屈折材料からなる相反偏光回転子は1/2波長板と称する場合もある。

【0054】次に、この表面実装型の光アイソレータの動作について説明する。ここで、入射部4aから出射部4bの方向を見て時計周りの方向をプラス(+)、逆をマイナス(-)の回転とする。

【0055】入射部4aへの入射光20は、第1の偏光モードスプリッタ16aでTE偏光のみになり、モードフィールド拡大部で光のモードフィールドを拡大させる。次に非相反偏光回転子17で偏光面は+45度回転し、相反偏光回転子18で-45度回転し、TE偏光として第2の偏光モードスプリッタ16bを通過する。

【0056】逆方向の入射光21は、第2の偏光モードスプリッタ16bでTE偏光になり、相反偏光回転子18で-45度偏光面を回転させ、非相反偏光回転子17でさらに-45度偏光を回転させTM偏光となる。この光は第1の偏光モードスプリッタ16aにより除去される。

【0057】この表面実装型光アイソレータ12によれば、挿入損失1dB以下、アイソレーション36dB以上の優れた特性が容易に実現できた。

【0058】なお、基板1は石英ガラスの他高分子材料や他の光学ガラス、半導体からなるものでもよい。さらに偏光モードスプリッタとしてはA1以外にもCuやAgの金属を成膜しTM偏光を吸収するもの、水晶やルチルを装荷し屈折率の異方性を利用し片方のモードを放射させるもの、導波路型分岐器で伝搬定数を変え、2つのモードに分岐させるもの等がある。したがって、実施例とは逆にTE偏光を除去しTM偏光のみを透過させることも可能である。

【0059】さらに、開口溝6を複数設けて、光アイソレータとフィルタや、2つの光アイソレータを同時に実装することも可能である。例えば、図4のグラフを見れ

ば厚さ300μmの光学素子2枚を導波路中に挿入する場合、モードフィールド径30μmのモードフィールド拡大部に600μmの溝を一箇所形成すると溝部での回折損失は1.17dBだが、300μmの溝を2箇所形成すると回折損失は合計でも0.64dBにしかならないことがわかる。すなわち、光路長の合計が同じでも素子が分割できれば素子実装時の損失を減らすことが可能である。これはレンズでは実現できない大きな利点である。

【0060】【例3】光デバイスである光導波路Kの別の形状、作製方法について説明する。まず、図11

(a) (a')、(b) (b')に示すように、例えば石英(SiO₂)等の基板1上にCVD法等の成膜法により、例えばSiO₂にGe等をドーピングして比屈折率をSiO₂より0.3%程度高くした導波層14を、基板1からの厚さが8μmに成るよう形成する。

【0061】次に、図11(c) (c')に示すように、導波層14の上にマスク15を形成する。ここで、モードフィールド拡大部Mはその幅D1を0.5μmに絞り、両端部の幅D2は8μmにしてある。

【0062】次に、図11(d) (d')に示すように、RIEによるエッチングにより導波路側部を削除し導波路コア4を形成し、図11(e) (e')に示すように、マスク15を取り去る。

【0063】次に、図11(f) (f')に示すように導波路コア4の中央部が所定の厚みまで(例えば0.5μm程度の厚さ)薄くなるようにRIEでエッチングする。なお光入出射端部4a、4bとはならかなテーパでつながるようにする。これは、導波路コア4よりマスクを数十μmから、数百μm浮かせてエッチングを行うことで容易に形成できる。また、テーパの度合いは、浮かせる距離で制御する。

【0064】次に、図11(g) (g')に示すように、基板1と同一の屈折率を有するSiO₂をメインクラッド層5として導波路コア4を被覆する。ここで、図11(g) (g')は導波路コア4を透視した様子を図示している。

【0065】【例4】さらに、光導波路Kの別の形状、作製方法について説明する。

【0066】まず、図12(a) (a')、(b) (b')に示すように、例えば石英(SiO₂)等の基板1上にCVD法等の成膜法によりテーパクラッド13を台形状に所定の厚さ(例えば3.75μm程度の厚さ)で形成しサブクラッド層とする。これは、基板1よりマスクを数十μmから、数百μm浮かせて成膜することで比較的容易にできる。また、テーパの度合いは、浮かせる距離で制御する。

【0067】次に、図12(c) (c')に示すように、例えばSiO₂にGe等をドーピングして比屈折率をSiO₂より0.3%程度高くした導波層14を、基

板1からの厚さが8μm、テーパクラッド13からの厚さが7.75μmになるように、CVD法等により形成する。

【0068】次に、図12(d)(d')に示すように、導波層14の上にマスク15を形成する。ここで、モードフィールド拡大部Mはその幅D1を0.5μmに絞り、両端部の幅D2は8μmにしてある。

【0069】次に、図12(e)(e')に示すように、RIEによるエッティングにより導波路側部を削除し導波路コア4を形成し、図12(f)(f')に示すように、マスク15を取り去る。

【0070】次に図12(g)(g')に示すように導波路コア4の中央部が所定の厚みまで(例えば0.5μm程度の厚さ)薄くなるようにRIEでエッティングする。なお光入出射端部4a、4bとはならかなテーパでつながるようにする。これは、導波路コア4よりマスクを数十μmから、数百μm浮かせてエッティングを行うことで容易に形成できる。また、テーパの度合いは、浮かせる距離で制御する。

【0071】次に、図12(h)(h')に示すように、基板1と同一の屈折率を有するSiO₂をメインクラッド層5として導波路コア4を被覆する。ここで、図12(h)は導波路コア4を透視した様子を図示している。

【0072】なお、導波路形状は、開口溝6に挿入する光学素子に好適な形状にすることができる。図2に示した光導波路体Kはモードフィールド拡大部が上側に偏っているため、モードフィールドも上側に偏っており、図3に示した光アイソレータを形成する場合に表面の薄膜16a、16bと光の相互作用が生じ易いため好適である。また図12に示した光導波路体Kは対称性が高いため、テーパ部での光の損失が少なく、汎用性も高い。

【0073】

【発明の効果】以上説明したように、本発明によれば以下に示す優れた効果を奏することができる。

【0074】・光学アライメントのための光学素子を保持する部品が不要になり部品点数、容積等を低減させることができ、ひいては組み立て作業が簡便となり小型化を図ることができる。

【0075】・一つの設計(製品)のみで、さまざまな厚さ、個数の光学素子の実装に対応できるため、特に、複数の光学素子を同時に、容易に実装できる。また、光学素子の実装位置を分割することで、実装時の損失を低減することができ、開口溝形成位置のトレランスも非常に大きい。

【0076】・光の通過部には空間伝播部がほとんど存在しないため、環境の変化による特性の変化が生じにくい。

【0077】・コアを縮小する場合、高次モードは発生しないので、比屈折率差を変化させる必要がなく、これによりモードフィールド拡大部の作製が容易となる。

【0078】・通常の直線状の導波路作製プロセスを僅かに変えるだけで、特別な製造装置、追加の部材、手間が不要で、作製時間もほとんど変えずに容易に作製が可能となる。

【図面の簡単な説明】

【図1】本発明に係る表面実装用の光導波路体及び光デバイスを説明する斜視図である。

【図2】本発明に係る光導波路体の作製工程を模式的に説明する斜視図である。

【図3】本発明に係る光アイソレータを説明する斜視図である。

【図4】モードフィールド半径、対向間距離及び回折損失の関係を説明するグラフである。

【図5】スラブ型導波路の導波層厚とモードフィールド径の関係を説明するグラフである。

【図6】従来のピッグテイル型部品を示す断面図である。

【図7】(a)、(b)はそれぞれ従来のコア拡大ファイバによる実装方法を説明する一部断面図である。

【図8】従来の光アイソレータを示す一部断面図である。

【図9】本発明に係る光デバイスの斜視図である。

【図10】本発明に係る光デバイスの斜視図である。

【図11】(a)～(g)は、本発明に係る光導波路の他の製造工程を示す上面図であり、(a')～(g')はその側面図である。

【図12】(a)～(h)は、本発明に係る光導波路の他の製造工程を示す上面図であり、(a')～(h')はその側面図である。

【符号の説明】

1 : 基板

4 : 導波路コア

4a : 光入射端部

4b : 光出射端部

5 : 導波層(クラッド層)

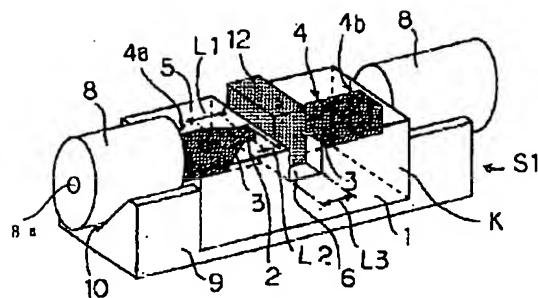
6 : 開口溝

K : 光導波路体(光デバイス)

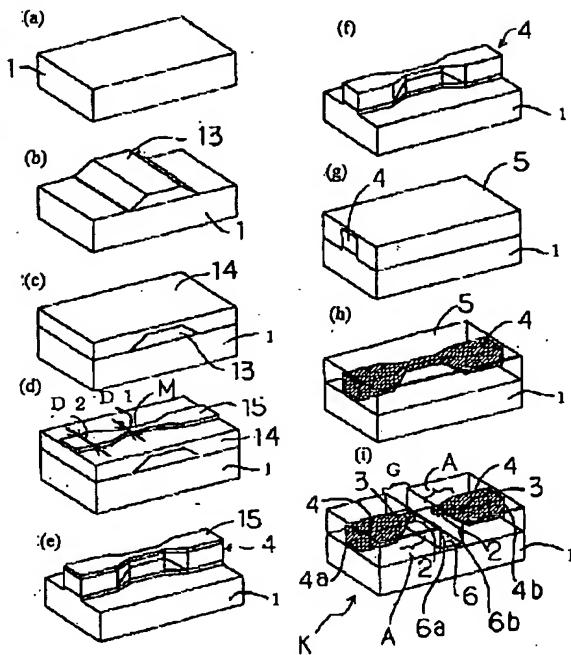
S1 : 光デバイス

S2 : 光アイソレータ

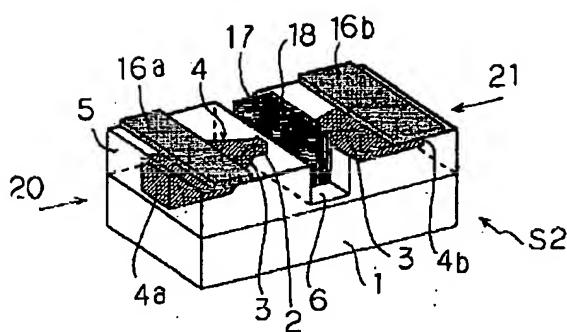
【图1】



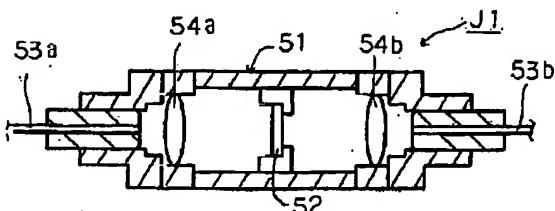
【图2】



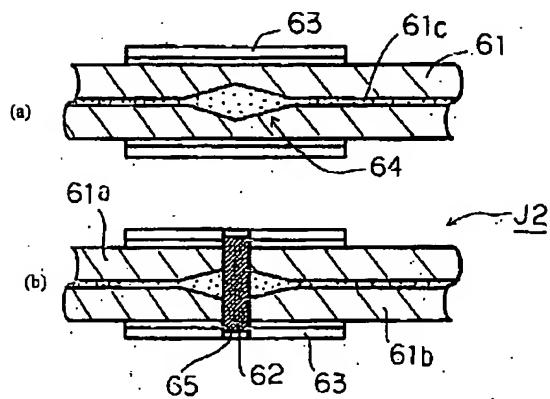
〔図3〕



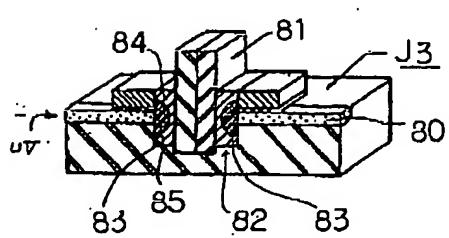
【図6】



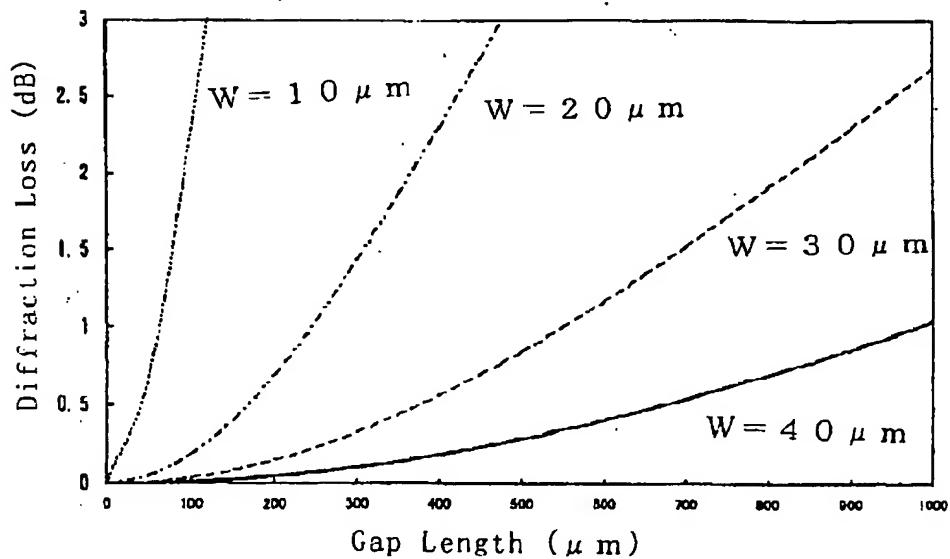
【図7】



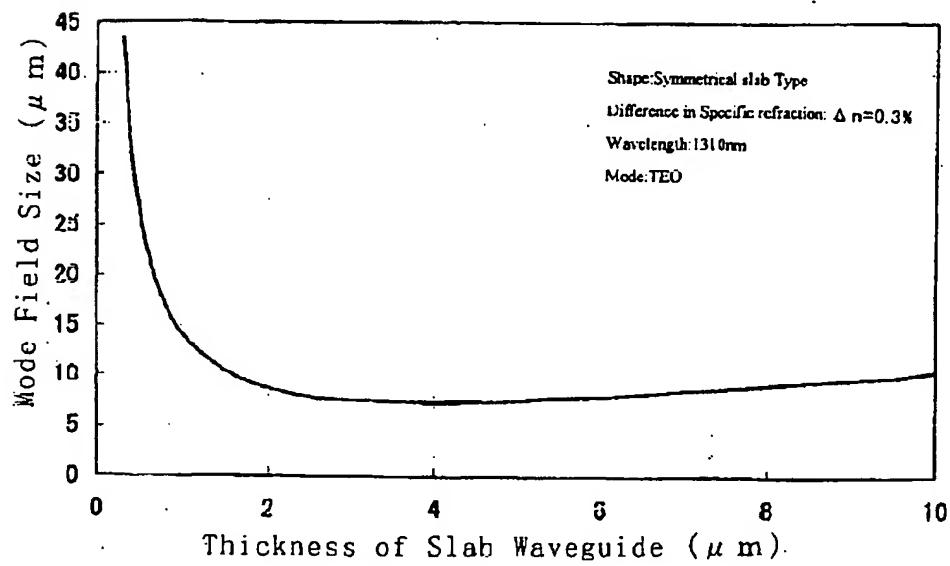
〔四八〕



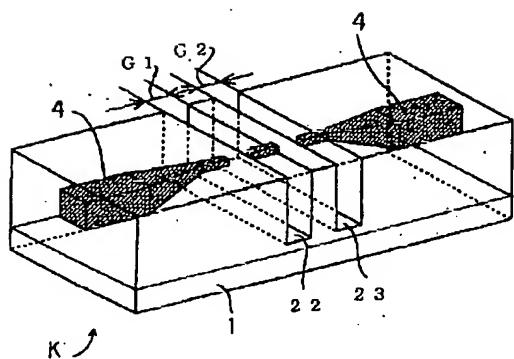
【図4】



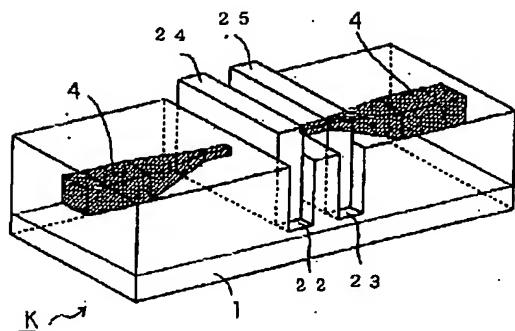
【図5】



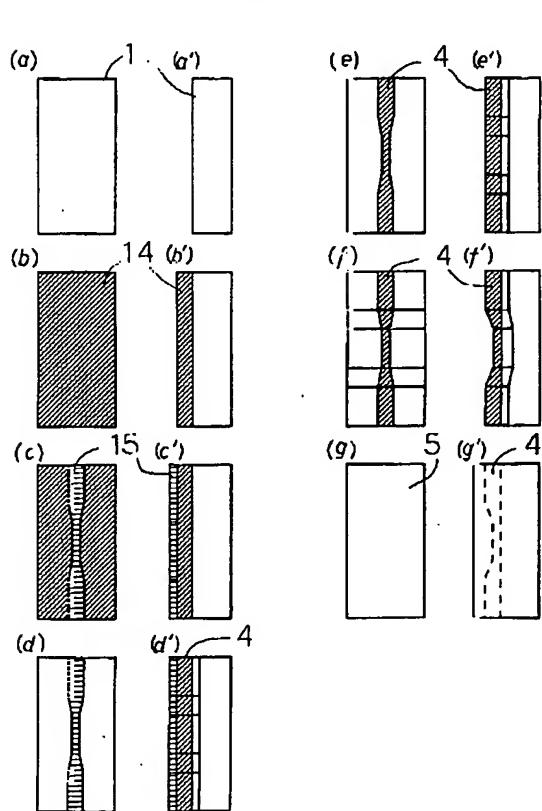
【図9】



【図10】



【図11】



【図12】

